

Beschreibung**Verfahren zum Abgleich eines Drehratensensors**

5 Die Erfindung betrifft ein Verfahren zum Abgleich eines Drehratensensors mit einem Vibrationskreisel, der mit einem ersten Eingang und einem ersten Ausgang Teil eines primären Regelkreises ist, der den Vibrationskreisel durch Zuführung eines Erregersignals zum ersten Eingang mit seiner Eigenfrequenz erregt, wobei der Vibrationskreisel ferner mit einem zweiten Eingang und mit einem zweiten Ausgang Teil eines sekundären Regelkreises ist, wobei dem zweiten Ausgang ein Ausgangssignal entnehmbar ist, das nach Verstärkung und Analog/Digital-Wandlung in eine Inphase-Komponente und eine 10 Quadratur-Komponente demoduliert wird, wobei die Komponenten nach Filterung wieder moduliert und zu einem Treibersignal zusammengesetzt werden, das dem zweiten Eingang zugeführt wird, und wobei aus der Inphase-Komponente ein Drehratesignal abgeleitet wird.

15

20 Bei Drehratensensoren mit einem Vibrationskreisel, die unter Durchführung der eingangs genannten Maßnahmen betrieben werden, geht nicht nur die von der Corioliskraft bewirkte Veränderung des Ausgangssignals in das Drehratesignal ein, sondern auch eine ungewollte Phasenverschiebung, die durch Laufzeiten der den mindestens einen Regelkreis bildenden Komponenten bedingt ist.

25

Aufgabe der vorliegenden Erfindung ist es, diese Einflüsse 30 auf das Drehratesignal weitgehend zu verhindern.

Diese Aufgabe wird erfindungsgemäß dadurch gelöst, dass bei unbewegtem Vibrationskreisel der Inphase-Komponenten und der

Quadratur-Komponenten Korrekturwerte hinzugefügt werden, die solange verändert werden, bis die Inphase-Komponente und die Quadratur-Komponente jeweils ein Minimum aufweisen und dass diese Korrekturwerte in einem nichtflüchtigen Speicher abge-
5 legt und beim Betrieb des Drehratensensors angewendet werden.

Das erfindungsgemäße Verfahren wird vorzugsweise innerhalb eines Endabgleichs im Rahmen der Herstellung des Drehratensensors durchgeführt. Der nichtflüchtige Speicher dient dabei
10 noch weiteren Korrektur- und Initialisierungsgrößen und braucht daher nicht allein für das erfindungsgemäße Verfahren vorgesehen zu sein.

Die Erfindung lässt zahlreiche Ausführungsformen zu. Eine davon ist schematisch in der Zeichnung anhand mehrerer Figuren
15 dargestellt und nachfolgend beschrieben. Es zeigt:

- Fig. 1: ein Blockschaltbild eines Drehratensensors und
20 Fig. 2: eine detailliertere Darstellung eines sekundären
Regelkreises im Drehratensor.

Das Ausführungsbeispiel sowie Teile davon sind zwar als Blockschaltbilder dargestellt. Dieses bedeutet jedoch nicht,
25 dass die erfindungsgemäße Anordnung auf eine Realisierung mit Hilfe von einzelnen den Blöcken entsprechenden Schaltungen beschränkt ist. Die erfindungsgemäße Anordnung ist vielmehr in besonders vorteilhafter Weise mit Hilfe von hochintegrierten Schaltungen realisierbar. Dabei können Mikroprozessoren
30 eingesetzt werden, welche bei geeigneter Programmierung die in den Blockschaltbildern dargestellten Verarbeitungsschritte durchführen.

Fig. 1 zeigt ein Blockschaltbild einer Anordnung mit einem Vibrationskreisel 1 mit zwei Eingängen 2, 3 für ein primäres Erregersignal PD und ein sekundäres Erregersignal SD. Die Erregung erfolgt durch geeignete Wandler, beispielsweise elektromagnetische. Der Vibrationskreisel weist ferner zwei Ausgänge 4, 5 für ein primäres Ausgangssignal PO und ein sekundäres Ausgangssignal SO auf. Diese Signale geben die jeweilige Vibration an räumlich versetzten Stellen des Kreisels wieder. Derartige Kreisel sind beispielsweise aus EP 0 307 321 A1 bekannt und beruhen auf der Wirkung der Corioliskraft.

Der Vibrationskreisel 1 stellt ein Filter hoher Güte dar, wobei die Strecke zwischen dem Eingang 2 und dem Ausgang 4 Teil eines primären Regelkreises 6 und die Strecke zwischen dem Eingang 3 und dem Ausgang 5 Teil eines sekundären Regelkreises 7 ist. Der primäre Regelkreis 6 dient zur Anregung von Schwingungen mit der Resonanzfrequenz des Vibrationskreisels von beispielsweise 14 kHz. Die Anregung erfolgt dabei in einer Achse des Vibrationskreisels, zu welcher die für den sekundären Regelkreis benutzte Schwingungsrichtung um 90° versetzt ist. Im sekundären Regelkreis 7 wird das Signal SO in zwei Quadratur-Komponenten aufgespalten, von denen eine über ein Filter 8 einem Ausgang 9 zugeleitet wird, von welchem ein der Drehrate proportionales Signal abnehmbar ist.

In beiden Regelkreisen 6, 7 erfolgt ein wesentlicher Teil der Signalverarbeitung digital. Die zur Signalverarbeitung erforderlichen Taktsignale werden in einem quarzgesteuerten digitalen Frequenz-Synthesizer 10 erzeugt, dessen Taktfrequenz im dargestellten Beispiel 14,5 MHz beträgt. Von einer Erläuterung des primären Regelkreises wird abgesehen, da diese zum Verständnis des Ausführungsbeispiels nicht erforderlich ist.

Der sekundäre Regelkreis 7 ist in Fig. 2 als Blockschaltbild dargestellt und enthält einen Verstärker 25, ein Anti-Alias-Filter 26 und einen Analog/Digital-Wandler 27. Mit Hilfe von Multiplizierern 28, 29, denen das verstärkte und digitalisierte Signal SO mit den noch nicht getrennten Komponenten I und Q und Träger T_{i1} und T_{q1} zugeführt werden, erfolgt eine Aufspaltung in Realteil und Imaginärteil.

Beide Komponenten durchlaufen anschließend je ein $(\sin x/x)$ -Filter 30, 31 und ein Tiefpassfilter 32, 33. Aus dem gefilterten Realteil werden mit Hilfe einer Aufbereitungsschaltung 34 zwei Signale R1 und R2 abgeleitet, welche die mit dem Drehratensor zu messende Drehrate darstellen. Die Signale R1 und R2 unterscheiden sich dadurch, dass das Signal R2 15 nicht den gesamten durch die verwendete Schaltungstechnik möglichen Amplitudenspektrum von beispielsweise 0V bis +5V einnimmt. Zur Ausgabe einer Fehlermeldung wird das Signal R2 auf Null gelegt, was das angeschlossene System als Fehlermeldung erkennt.

Den Tiefpassfiltern 32, 33 ist je ein Addierer 35, 36 nachgeschaltet. Anschließend erfolgt mit Hilfe von Multiplizierern 37, 38 eine Remodulation beider Komponenten S_I bzw. S_Q mit Trägern T_{i2} und T_{q2} . Eine Addition bei 39 ergibt wieder eine 25 14-kHz-Schwingung, die in einem Ausgangstreiber 40 in einen zur Anregung des Vibrationskreisels 1 geeigneten Strom umgewandelt wird.

Durch eine im Einzelnen nicht dargestellte Steuerung des Frequenz-Synthesizers 10 erfolgt die Modulation bei 28 mit einer 30 Phasenlage i und die Demodulation bei 29 mit einer Phasenlage q . Damit wird bewirkt, dass bei 28 eine Inphase-Komponente I und bei 29 eine Quadratur-Komponente Q demoduliert werden.

Durch Streuungen der Laufzeiten in den verschiedenen beteiligten Schaltungen ergibt sich jedoch eine Verfälschung der Inphase-Komponente und der Quadratur-Komponente. Somit wird das Messergebnis, d.h. das Drehratensignal, verfälscht.

5

Um dies zu vermeiden, werden bei einem Abgleich über die Addierer 35, 36 in einer Einrichtung 41 erzeugte Korrekturgrößen k_1 und k_2 den gefilterten Komponenten hinzugefügt, wobei die Korrekturwerte k_1 und k_2 derart gewählt sind, dass sie eine Phasendrehung des Erregersignals SD und damit auch des Ausgangssignals SO bewirken. Die Umschalter 42 befinden sich dann in der gezeichneten Stellung. Während des Abgleichs werden vorgegebene Wertebereiche der Korrekturwerte k_1 , k_2 durchfahren. Gleichzeitig wird in einer Einrichtung 43 geprüft, ob die Inphase-Komponente und die Quadratur-Komponente jeweils Null sind bzw. ein Minimum einnehmen. Ist dies der Fall, werden die dann in der Einrichtung 41 erzeugten Korrekturwerte k_1 , k_2 in einem EEPROM 44 abgelegt. Bei dem normalen Betrieb sind die Umschalter 42 in der rechten Stellung und die beim Abgleich ermittelten Korrekturwerte werden aus dem EEPROM 44 ausgelesen und den Addierern 35, 36 zugeführt.

Patentanspruch

1. Verfahren zum Abgleich eines Drehratensensors mit einem Vibrationskreisel,
 - 5 - der mit einem ersten Eingang und einem ersten Ausgang Teil eines primären Regelkreises ist, der den Vibrationskreisel durch Zuführung eines Erregersignals zum ersten Eingang mit seiner Eigenfrequenz erregt,
 - 10 - wobei der Vibrationskreisel ferner mit einem zweiten Eingang und mit einem zweiten Ausgang Teil eines sekundären Regelkreises ist,
 - wobei dem zweiten Ausgang ein Ausgangssignal entnehmbar ist, das nach Verstärkung und Analog/Digital-Wandlung in eine Inphase-Komponente und eine Quadratur-Komponente demoduliert wird,
 - 15 - wobei die Komponenten nach Filterung wieder moduliert und zu einem Treibersignal zusammengesetzt werden, das dem zweiten Eingang zugeführt wird, und
 - wobei aus der Inphase-Komponente ein Drehratensignal abgeleitet wird,
dadurch gekennzeichnet,
 - dass bei unbewegtem Vibrationskreisel der Inphase-Komponenten und der Quadratur-Komponenten Korrekturwerte hinzugefügt werden, die solange verändert werden, bis die Inphase-Komponente und die Quadratur-Komponente jeweils ein Minimum aufweisen und
 - 25 - dass diese Korrekturwerte in einem nichtflüchtigen Speicher abgelegt und beim Betrieb des Drehratensensors angewendet werden.
- 30

1/2

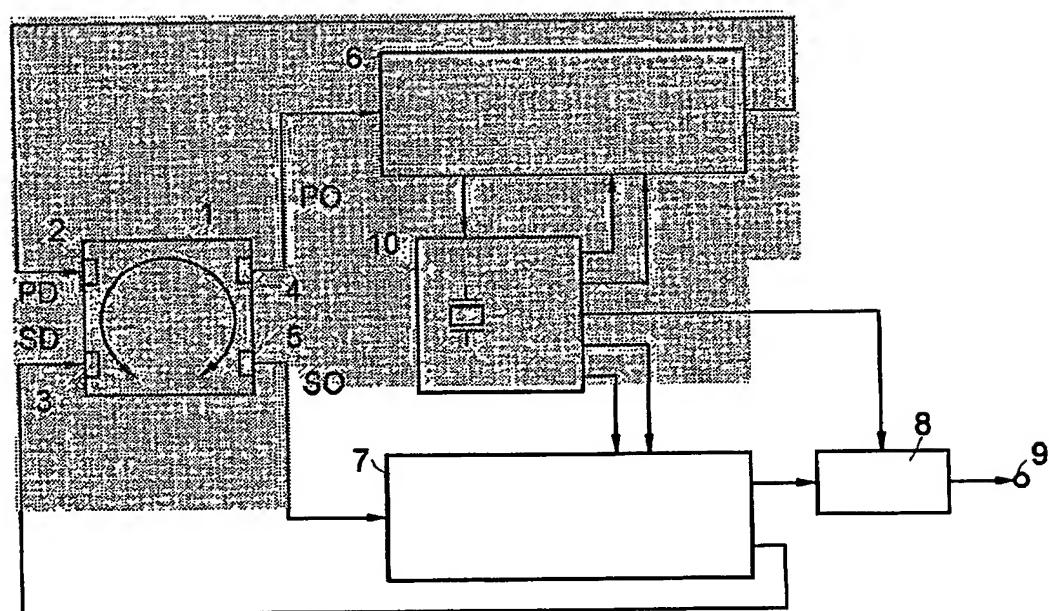


Fig.1

